

(51) IntCl.⁶

G 0 6 F 3/033

識別記号

3 3 0 B

庁内整理番号

7323-5B

F I

技術表示箇所

審査請求 未請求 請求項の数 5 F D (全 7 頁)

(21) 出願番号 特願平6-96956

(22) 出願日 平成6年(1994)4月11日

(71) 出願人 000134855

株式会社ナムコ

東京都大田区多摩川2丁目8番5号

(72) 発明者 南 清志

東京都大田区多摩川2丁目8番5号 株式

会社ナムコ内

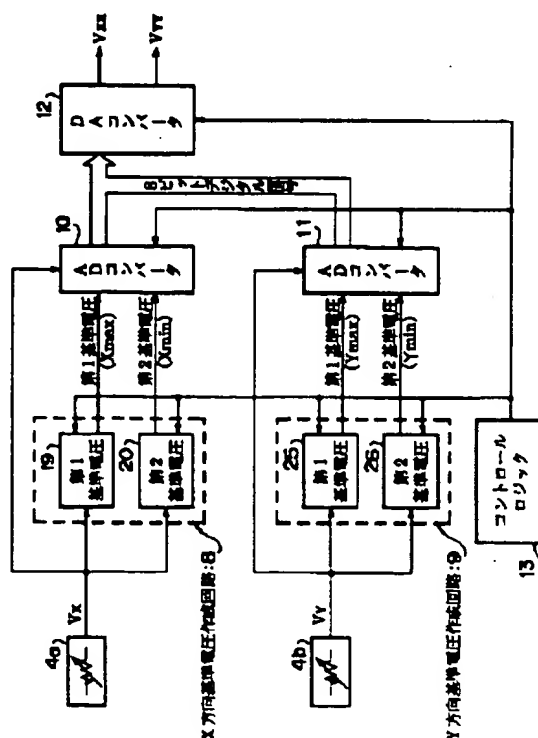
(74) 代理人 弁理士 横川 邦明

(54) 【発明の名称】 アナログ入力装置

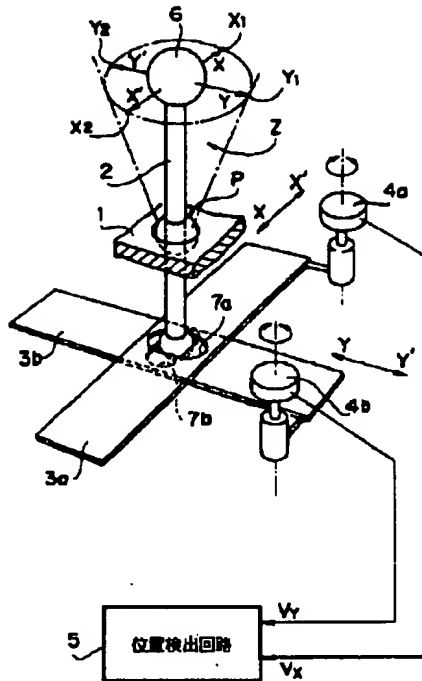
(57) 【要約】

【目的】 ボリューム等の出力範囲を電氣的に拡大することにより、アナログ入力装置の機械的な構造を複雑にすることなく、また、装置の全体形状を大きくすることなく、入力装置の位置分解能を向上する。

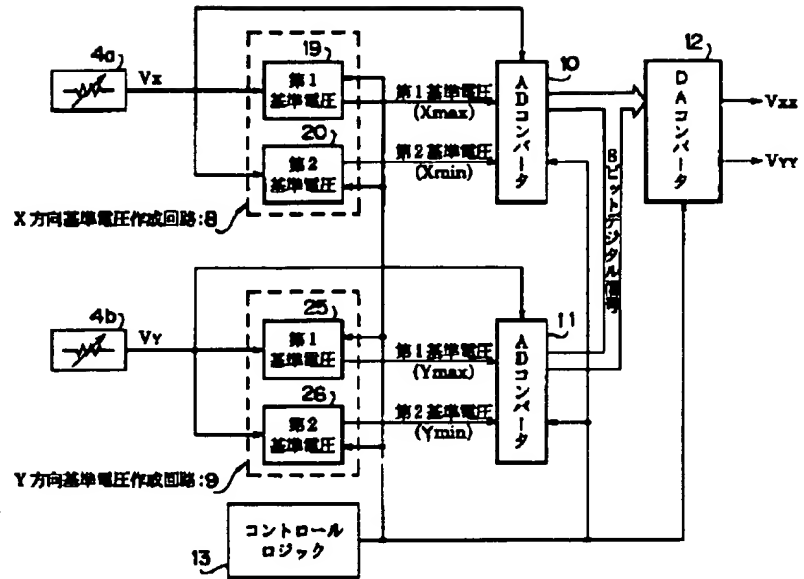
【構成】 入力用レバーの動きに応じて抵抗値が変化するボリューム4a、4bからの出力電圧 V_x 、 V_y の最大限界値及び最小限界値に対応して上限基準電圧 X_{max} 、 Y_{max} 及び下限基準電圧 X_{min} 、 Y_{min} を作成して、それらを各A/Dコンバータ10、11の上限及び下限の基準電圧として設定する。そして各A/Dコンバータ10、11において、上限及び下限の基準電圧を基準としてボリューム4a、4bの実電圧 V_x 、 V_y を0～255(8ビット)のデジタル信号に変換する。こうして、ボリューム4a、4bの出力電圧範囲を電氣的に拡大する。



【図1】



【図2】



【図3】

